

КПІ ім. Ігоря Сікорського  
03056, Київ-56,  
вул. Політехнічна, 16,  
корпус №12

Декану факультету  
електроніки  
проф. Жуйкову В.Я.

Шановний Валерію Яковичу!

Компанія «Genesys» (укр. ТОВ «ГЕНЕСІС»), яка займається контрактною розробкою інтегральних мікросхем на замовлення, провела експертизу проекту освітньо-наукової програми рівня доктора філософії «Мікро- та наносистемна техніка» за спеціальністю 153 «Мікро- та наносистемна техніка», представленої кафедрою електронної інженерії ФЕЛ.

Програма, розроблена кафедрами електронної інженерії та мікроелектроніки факультету електроніки, відображає сучасні напрямки розвитку наноелектроніки, а її зміст відповідає освітнім вимогам до підготовки доктора філософії за спеціальністю «Мікро- та наносистемна техніка».

Враховуючи стрімкий розвиток сучасних інформаційних технологій проектування інтегральних нано- та мікросхем, пропонуємо залучати до викладання пов'язаних з ними розділів програми фахівців з промислових підприємств, які могли б обґрунтувати та сформулювати актуальні наукові проблеми, виходячи з практичного досвіду.

Дата: 25.06.2020

Генеральний директор



к.т.н. М.Б. Груданов